

CONV 1

Progettare un convertitore di codice a 4 bit che converta dal codice A al codice B e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV2

Progettare un convertitore di codice a 4 bit che converta dal codice A al codice C e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1 0 0 0	0 0 0 0	0 1 1 1	0 1 1 1	0 0 0 0	1 1 1 0
1	1 0 0 1	0 0 0 1	1 0 0 0	1 0 0 0	0 0 0 1	1 0 1 1
2	1 0 1 0	0 0 1 0	1 0 0 1	1 0 0 1	0 0 1 1	0 1 0 1
3	1 0 1 1	1 1 1 0	1 0 1 0	0 0 0 0	0 1 0 0	0 0 1 0
4	1 1 0 0	1 1 1 1	1 0 1 1	0 0 0 1	1 1 0 0	1 0 1 0
5	0 0 0 0	1 0 1 1	1 1 0 0	0 0 1 0	1 1 0 1	0 1 1 1
6	0 0 0 1	1 1 0 0	0 0 1 1	0 0 1 1	0 1 0 1	1 1 0 1
7	0 0 1 0	1 1 0 1	0 1 0 0	0 1 0 0	0 1 1 1	1 0 0 0
8	0 0 1 1	0 0 1 1	0 1 0 1	0 1 0 1	0 1 1 0	1 0 0 1
9	0 1 0 0	0 1 0 0	0 1 1 0	0 1 1 0	0 0 1 0	0 0 1 1

CONV 3

Progettare un convertitore di codice a 4 bit che converta dal codice A al codice D e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 4

Progettare un convertitore di codice a 4 bit che converta dal codice A al codice E e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 5

Progettare un convertitore di codice a 4 bit che converta dal codice A al codice F e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1 0 0 0	0 0 0 0	0 1 1 1	0 1 1 1	0 0 0 0	1 1 1 0
1	1 0 0 1	0 0 0 1	1 0 0 0	1 0 0 0	0 0 0 1	1 0 1 1
2	1 0 1 0	0 0 1 0	1 0 0 1	1 0 0 1	0 0 1 1	0 1 0 1
3	1 0 1 1	1 1 1 0	1 0 1 0	0 0 0 0	0 1 0 0	0 0 1 0
4	1 1 0 0	1 1 1 1	1 0 1 1	0 0 0 1	1 1 0 0	1 0 1 0
5	0 0 0 0	1 0 1 1	1 1 0 0	0 0 1 0	1 1 0 1	0 1 1 1
6	0 0 0 1	1 1 0 0	0 0 1 1	0 0 1 1	0 1 0 1	1 1 0 1
7	0 0 1 0	1 1 0 1	0 1 0 0	0 1 0 0	0 1 1 1	1 0 0 0
8	0 0 1 1	0 0 1 1	0 1 0 1	0 1 0 1	0 1 1 0	1 0 0 1
9	0 1 0 0	0 1 0 0	0 1 1 0	0 1 1 0	0 0 1 0	0 0 1 1

CONV 6

Progettare un convertitore di codice a 4 bit che converta dal codice B al codice A e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 7

Progettare un convertitore di codice a 4 bit che converta dal codice B al codice C e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 8

Progettare un convertitore di codice a 4 bit che converta dal codice B al codice D e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 9

Progettare un convertitore di codice a 4 bit che converta dal codice B al codice E e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 10

Progettare un convertitore di codice a 4 bit che converta dal codice B al codice F e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 11

Progettare un convertitore di codice a 4 bit che converta dal codice C al codice A e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 12

Progettare un convertitore di codice a 4 bit che converta dal codice C al codice B e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 13

Progettare un convertitore di codice a 4 bit che converta dal codice C al codice D e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 14

Progettare un convertitore di codice a 4 bit che converta dal codice C al codice E e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 15

Progettare un convertitore di codice a 4 bit che converta dal codice C al codice F e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 16

Progettare un convertitore di codice a 4 bit che converta dal codice D al codice A e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1 0 0 0	0 0 0 0	0 1 1 1	0 1 1 1	0 0 0 0	1 1 1 0
1	1 0 0 1	0 0 0 1	1 0 0 0	1 0 0 0	0 0 0 1	1 0 1 1
2	1 0 1 0	0 0 1 0	1 0 0 1	1 0 0 1	0 0 1 1	0 1 0 1
3	1 0 1 1	1 1 1 0	1 0 1 0	0 0 0 0	0 1 0 0	0 0 1 0
4	1 1 0 0	1 1 1 1	1 0 1 1	0 0 0 1	1 1 0 0	1 0 1 0
5	0 0 0 0	1 0 1 1	1 1 0 0	0 0 1 0	1 1 0 1	0 1 1 1
6	0 0 0 1	1 1 0 0	0 0 1 1	0 0 1 1	0 1 0 1	1 1 0 1
7	0 0 1 0	1 1 0 1	0 1 0 0	0 1 0 0	0 1 1 1	1 0 0 0
8	0 0 1 1	0 0 1 1	0 1 0 1	0 1 0 1	0 1 1 0	1 0 0 1
9	0 1 0 0	0 1 0 0	0 1 1 0	0 1 1 0	0 0 1 0	0 0 1 1

CONV 17

Progettare un convertitore di codice a 4 bit che converta dal codice D al codice B e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1 0 0 0	0 0 0 0	0 1 1 1	0 1 1 1	0 0 0 0	1 1 1 0
1	1 0 0 1	0 0 0 1	1 0 0 0	1 0 0 0	0 0 0 1	1 0 1 1
2	1 0 1 0	0 0 1 0	1 0 0 1	1 0 0 1	0 0 1 1	0 1 0 1
3	1 0 1 1	1 1 1 0	1 0 1 0	0 0 0 0	0 1 0 0	0 0 1 0
4	1 1 0 0	1 1 1 1	1 0 1 1	0 0 0 1	1 1 0 0	1 0 1 0
5	0 0 0 0	1 0 1 1	1 1 0 0	0 0 1 0	1 1 0 1	0 1 1 1
6	0 0 0 1	1 1 0 0	0 0 1 1	0 0 1 1	0 1 0 1	1 1 0 1
7	0 0 1 0	1 1 0 1	0 1 0 0	0 1 0 0	0 1 1 1	1 0 0 0
8	0 0 1 1	0 0 1 1	0 1 0 1	0 1 0 1	0 1 1 0	1 0 0 1
9	0 1 0 0	0 1 0 0	0 1 1 0	0 1 1 0	0 0 1 0	0 0 1 1

CONV 18

Progettare un convertitore di codice a 4 bit che converta dal codice D al codice C e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 19

Progettare un convertitore di codice a 4 bit che converta dal codice D al codice E e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 20

Progettare un convertitore di codice a 4 bit che converta dal codice D al codice F e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1 0 0 0	0 0 0 0	0 1 1 1	0 1 1 1	0 0 0 0	1 1 1 0
1	1 0 0 1	0 0 0 1	1 0 0 0	1 0 0 0	0 0 0 1	1 0 1 1
2	1 0 1 0	0 0 1 0	1 0 0 1	1 0 0 1	0 0 1 1	0 1 0 1
3	1 0 1 1	1 1 1 0	1 0 1 0	0 0 0 0	0 1 0 0	0 0 1 0
4	1 1 0 0	1 1 1 1	1 0 1 1	0 0 0 1	1 1 0 0	1 0 1 0
5	0 0 0 0	1 0 1 1	1 1 0 0	0 0 1 0	1 1 0 1	0 1 1 1
6	0 0 0 1	1 1 0 0	0 0 1 1	0 0 1 1	0 1 0 1	1 1 0 1
7	0 0 1 0	1 1 0 1	0 1 0 0	0 1 0 0	0 1 1 1	1 0 0 0
8	0 0 1 1	0 0 1 1	0 1 0 1	0 1 0 1	0 1 1 0	1 0 0 1
9	0 1 0 0	0 1 0 0	0 1 1 0	0 1 1 0	0 0 1 0	0 0 1 1

CONV 21

Progettare un convertitore di codice a 4 bit che converta dal codice E al codice A e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 22

Progettare un convertitore di codice a 4 bit che converta dal codice E al codice B e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 23

Progettare un convertitore di codice a 4 bit che converta dal codice E al codice C e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 24

Progettare un convertitore di codice a 4 bit che converta dal codice E al codice D e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 25

Progettare un convertitore di codice a 4 bit che converta dal codice E al codice F e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 26

Progettare un convertitore di codice a 4 bit che converta dal codice F al codice A e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1 0 0 0	0 0 0 0	0 1 1 1	0 1 1 1	0 0 0 0	1 1 1 0
1	1 0 0 1	0 0 0 1	1 0 0 0	1 0 0 0	0 0 0 1	1 0 1 1
2	1 0 1 0	0 0 1 0	1 0 0 1	1 0 0 1	0 0 1 1	0 1 0 1
3	1 0 1 1	1 1 1 0	1 0 1 0	0 0 0 0	0 1 0 0	0 0 1 0
4	1 1 0 0	1 1 1 1	1 0 1 1	0 0 0 1	1 1 0 0	1 0 1 0
5	0 0 0 0	1 0 1 1	1 1 0 0	0 0 1 0	1 1 0 1	0 1 1 1
6	0 0 0 1	1 1 0 0	0 0 1 1	0 0 1 1	0 1 0 1	1 1 0 1
7	0 0 1 0	1 1 0 1	0 1 0 0	0 1 0 0	0 1 1 1	1 0 0 0
8	0 0 1 1	0 0 1 1	0 1 0 1	0 1 0 1	0 1 1 0	1 0 0 1
9	0 1 0 0	0 1 0 0	0 1 1 0	0 1 1 0	0 0 1 0	0 0 1 1

CONV 27

Progettare un convertitore di codice a 4 bit che converta dal codice F al codice B e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 28

Progettare un convertitore di codice a 4 bit che converta dal codice F al codice C e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 29

Progettare un convertitore di codice a 4 bit che converta dal codice F al codice D e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011

CONV 30

Progettare un convertitore di codice a 4 bit che converta dal codice F al codice E e disegnarne il circuito logico.

Nr	CODICE A	CODICE B	CODICE C	CODICE D	CODICE E	CODICE F
0	1000	0000	0111	0111	0000	1110
1	1001	0001	1000	1000	0001	1011
2	1010	0010	1001	1001	0011	0101
3	1011	1110	1010	0000	0100	0010
4	1100	1111	1011	0001	1100	1010
5	0000	1011	1100	0010	1101	0111
6	0001	1100	0011	0011	0101	1101
7	0010	1101	0100	0100	0111	1000
8	0011	0011	0101	0101	0110	1001
9	0100	0100	0110	0110	0010	0011